## V20c 多出力赤外線アレイ検出器用コントローラの開発

永山貴宏 (京都大・宇宙物理)、原口健太郎 (名古屋大・理)

16、32、または、より多くのアナログ出力を持つ赤外線アレイ検出器用の読み出し回路を開発した。この読み出し回路は5 枚の基板(クロックジェネレータ、クロックドライバ、A/D 変換、パラレル・イン、アイソレーション)で構成されており、Linux を OS とする汎用コンピュータで制御することができる。-7.5V から +7.5V の範囲内で調整可能な、24 の固定電圧と16 のクロック電圧 (最短クロック幅160ns) を検出器に供給可能である。1 枚の A/D 変換ボードには、16 個の A/D コンバータが搭載されており、16 アナログ信号を同時に $16\times16$  ビット・デジタルデータに変換する。固定入力電圧を300kHz で多数回 A/D 変換した場合の 16 rms は16 2.5-16 3.0 ADU (16 2.5-16 2.0 ADU (16 2.5 ADDU (

本システムでは、A/D 変換ボードをディジーチェイン形式で増設することができ、次世代の 32 より多出力の赤外線アレイ検出器に対応可能である。ディジーチェインモードでは、全ての A/D コンバータ (たとえば、64 個) は同時に A/D 変換を行うが、パラレル・イン ボードへのデータ転送は 32 個の A/D コンバータごとに時間をずらして行う。 $2048\times2048$  画素・64 出力の検出器に本システムを用いた場合には、2.5 枚/秒の読み出しとなる。この値はより高速なフォトカプラを使用することで、4 枚/秒まで向上可能である。