V116b 100 GHz 帯ショートスロットハイブリッドカプラーの研究開発

黒岩宏一(国立天文台/大阪府立大学)、A.Gonzalez、M.Kroug、藤井泰範、金子慶子、横島高雄、宮地晃平、鵜澤佳徳(国立天文台)、古家野誠、小川英夫(大阪府立大学)

バランスドミキサーはシングルエンドミキサーより約1 桁小さな LO(局部発振器:Local Oscillator) パワーで動作可能である。よって LO パワーが多く得られないサブミリ波、特にテラヘルツ波帯受信機に用いられることが期待されている。バランスドミキサーは SIS mixer の前段に位相操作回路であるカプラーを必要とするが、現在テラヘルツ帯において、それに適した低損失導波管カプラーを実証した例はほとんどない。そこで我々は、高周波化が比較的容易と思われるショートスロットハイブリッドカプラー (SSHC) の応用を検討している。まずスケールモデルとして $100 \, \mathrm{GHz}$ 帯において SSHC を試作し、バランスドミキサーの構築を行った。

SSHC は 2 つの平行な導波管の E 面 (電界方向) の共通側壁を一定長取り去る構造で、加工が容易である。現在までに、10GHz 帯で導波管ステップを用いて整合をとり、広帯域な設計がなされている (A.Hino,2000)。我々は高周波化における加工の観点から直線型テーパーを用いて整合をとり、広帯域化を図った。設計した SSHC は、100GHz 帯の Vector network analyzer を用いて測定し、計算値とよく一致していることを確認した。次に、この SSHC を用いて 100GHz 帯バランスドミキサーを構成した。このバランスドミキサーは SSHC、2 つの DSB mixer、および IF 180° hybrid(4-8GHz) からなる。LO noise がカットされた DSB signal は IF 180° hybrid のデルタポート、LO noise はシグマポートから出力される。測定した DSB signal は約 44Kで、 DSB mixer の結果から推定される値とほぼ一致し、SSHC が機能していることを確認した。詳細は、講演の際に述べる。